SEMICONDUCTOR DEVICE WITH HIGH FREQUENCY AND OUTPUT

59-031042 [JP 59031042 A] PUB. NO.: PUBLISHED: February 18, 1984 (19840218) INVENTOR(s): KOYAMA MASAHARU

APPLICANT(s): MITSUBISHI ELECTRIC CORP [000601] (A Japanese Company or

Corporation), JP (Japan)

APPL NO.: 57-141457 [JP 82141457] FILED: August 12, 1982 (19820812)

INTL CLASS: [3] H01L-023/12; H01L-021/60
JAPIO CLASS: 42.2 (ELECTRONICS — Solid State Components) Section: E, Section No. 248, Vol. 08, No. 119, Pg. 1, June JOURNAL:

05, 1984 (19840605)

ABSTRACT

PURPOSE: To eliminate a complicated wire bonding process by a method wherein an insulating patch is placed on the upper side of an insulating substrate while each pad corresponding to each metallic bump and each electrode are connected with one another by means of flip-chip-bonding. CONSTITUTION: Within a conductor layer 16, the metallic bumps 18a, 18b are respectively bonded on the positions corresponding to a base bonding pad 13 and a base electrode 3 while within another conductor layer 17, the metallic bumps 18c, 18d and 18e are respectively bonded on the positions corresponding to an emitter bonding pad 14 and the both side emitter electrodes 11. An insulating patch 15 is placed on the upper side of an insulating substrate 1 while each pad corresponding to each metallic bump and each electrode are connected with one another by means of flip-chip-bonding.

使用後返却意います

19 日本国特許庁 (JP)

4)特許出願公開

⑫公開特許公報(A)

昭59-31042

①Int. Cl.³H 01 L 23/12 21/60 識別記号

庁内整理番号 7357—5 F 6819—5 F **砂公開 昭和59年(1984)2月18日**

発明の数 1 審査請求 未請求

(全 3 頁)

②高周波高出力半導体装置

②特

頁 昭57—141457

後田

頁 昭57(1982)8月12日

@発 明 者 小山正治

伊丹市瑞原 4 丁目 1 番地三菱電

機株式会社北伊丹製作所内

①出願人三菱電機株式会社。

東京都千代田区丸の内2丁目2

番3号

仍代 理 人 弁理士 葛野信一

外12

。半事はそりかり一基格上に同意

つ ニー はためまる上に形成け、金属

6. 展型的放然心的。

との種の半導体装置を高層被高出力トランジス タの場合について説明する。

従来の高層被高出力トランジスをは、第1 図に要認を斜視図で示すようになっていた。急級基板(I)上にはメタライズによりコレタタ電板(I) 水平 双電板(I) 及び両側のエミッタ電板(I) 水形成でれている。これら各電板にはリード(2a)、(3a)及び(4a) がそれぞれはんだ接合されて出されている。両側のエミッタ電板(I)は、コレタタ電板(I)上にはトランジスタされている。コレタタ電板(I)上にはトランジスタテップ(I) が回避され、このテップ(I)上のペースポンディングパッド部(I)とペース電板(I)・エミッタポンディングパッド部(I)とス・ス電板(I)・エミッタポンディングパッド部(I)とス・ス電板(I)・エミッタポンディングパッド部(I)とス・ス電板(I)・エミッタポンディングパッド部のなる金属網線(I)でそれでルミルンディングにより、

上記後来の実見波トランジスタでは、実現波に たるにしたがい、高見放発性を劣化させる浮進器 登を減少させるため、テツブ(8)上のポンデインタ パッドはますます小さくなり、このだめ、金貨棚

1. 発明の名数

高角波高出力半導体等置

2 特許請求の範囲

との発明は、単導体チップと各種値とをポッデ イング接続した、高周波高出力単導体装置に関す 議(8) は何くなつていく。また、高出力となるにしたがい、電池容量の境大に応じ金属額線(8)数は 是何級数的に増加し、ワイヤポンデイング工程が 複雑で面倒になる。また、線数が 加するにした がい、各金質組線(8)を均一に接続することが、個 めて困難になり、このため、高層放粋性を阻害す るととが多くなつていた。

類 2 図はこの発明の一実施例による高周波高出 カトランジスタの針視図で、図ではフリップチン ブポンディングのための絶象当板は上方に外し下 面を手前にして示している。ペリリア磁器など熱

(3)

が設けられた絶景当板的を絶最基板(1)の上方側に 当て、各金貝パンプにより対応する各ペッド部及 び各電板とフリップナップポンディングする。こ うして、チップはのパッド部時とペース電板(3)が 電気接続され、パッド部時と1対のエミッタ電板 (1)とが電気接続される。

第2回では簡単のため、パッド部及び各電値を ポッティンクする各ペンプはそれぞれ1個宛とし たが、実際には各ペンプ複数個宛が配設されてい て各並列接続している。

☆か、上記色最高複似に形成した複数導体層は、 のを、複数用だけではなく、簡単を整合国路として構成すれば、さらに利得の向上及び広帯域化を も実現することができ、入出力インピーダンスを、 高男故にかける信号軍及び負荷インピーダンスで ある500 にまで高めることも可能である。

また、上記実施例では、高月被高出力半等体装置として、高月被高出力トランジスタに適用した場合を示したが、これに扱らず他の間の高周被高出力の半導体装置にも適用できるものである。

会導性の良い色景画板(I)の上面にメタライズによるコレクタ電照(I)が設けられ、また、ペース電照(I)及び興賃 1 対のエミッタ電照的が開始されている。(11s)はエミッタ電照的にそれぞれはんだ集合されたリード、O2はコレクタ電低(I)上に図考されたトランジスェチップで、上面にペースポンデインダペッド版(I)とエミッタポンディングパッド版(I)とが形成されている。

次に切けてルミナシ あるいはガラスなど絶縁がからなる絶機 選択で、 絶縁 苦梗(1)上のナップ 砂及び 各電価部に上方から当てられる。 との絶象 当夜 切の下面には、メテライズなどにより接続 導体層 は、パースポンディングパッド部がに対応する位置に 全属パンプ(18a)を、ペース電価(3)に対応する位置に 全属パンプ(18b)を固着してある。また、 導体層切には、エミッタボンディングパッド部時に対応する位置に 全属パンプ(18c)を、 両側の各エミッタ電気切に対応する位置に 全属パンプ(18d)及び(18e)をそれぞれ 固着してある。このように下面に各金属パンプ

(4)

以上のように、この発明によれば、絶機当坂の下面に形成した接続塚体層に、半導体チップの各ペッド区と各電艦とにそれぞれ対応する複数の金異ペンプを出版し、この各金異ペンプにより、絶機が関上の半塚体チップと各電艦とをフリップチップポンディングにより接続したので、高周波や性が向上される。また、電視を受けることができ、高周波や性が向上される。また、全異網線の使用による所種事故がなくなり、信仰性が向上される。

4. 図面の簡単な説明

第1回は従来の高周波高出力トランジスタの要 部を示す針視回、第2回はこの発明の一実施例に よる高周波高出力トランジスタの要部を、絶縁返 板は外して下面を残して示す針視回である。

1 …色表面核、 3 …コレクタ電電、 3 …ペース 電板、 11 …エミツタ電電、 13 …トランジスタテ ップ、 13 …ペースポンディングペッド版、 14 …

持國昭59-31042 (日)

契亿马作、克·· 5仓总基板

(ベリリア 2番.器)

エ t ッ 4 ポンデイングパンド部、 15 … 絶教当板、 16,17 … 接続導体層、 18&~18e … 金属パンプ た 4 、図中同一符号は同一又は相当部分を示す。

代理人 写 好 信 一(外1名)

